



System-Driven Verification Automation

JEDATECHNOLOGIES 社、COWARE 環境に SYSTEM C 検証ツールをインテグレーション！

*CoWare 社 Platform Architect 及び Model Designer のユーザー様に
ネイティブ SystemC アサーションベース検証テクノロジーをお届けします。*

2007 年 1 月 22 日 横浜—JEDA Technologies 社は、Platform-driven ESL 設計ソフトウェア及びサービスのリーディングサプライアである CoWare 社と協力し、JEDA の NSCa(Native System C assertion)を CoWare 環境にインテグレーションすることを発表いたします。

このインテグレーションにより、CoWare ユーザー様に対して JEDA のネイティブ SystemC アサーションベース検証テクノロジーを提供します。また JEDA Technologies 社は、CoWare のパートナーシップ・プログラムに参加します。

「CoWare の標準への主導的立場と忠実性は、CoWare を JEDA にとって理想的なパートナーにしています。SystemC によるバーチャル・ハードウェア・プラットフォームのキャプチャ、シミュレーション、解析のための ESL ソリューションは、JEDA によるデザインの正当性を実証する SystemC のためのランタイム検証ソリューションと非常に相補的です。このインテグレーションは、主要な CoWare のユーザー様によるカスタマ・ドリブンな要求によるものです。」と JEDA Technologies 社マーケティング & セールズ副社長のステファン・R・ポロックは述べています。

「アサーションベース検証は、RTL 設計で実証されています。」と CoWare 社マーケティング担当ディレクタ、プラットフォーム・デザイン・ソリューションのパトリック・シェリダンは、述べています。「SystemC アサーションとトランザクション・レベルのプロトコル・チェックング技術は、これらを有効に利用しようとするシステムアーキテクトやプラットフォーム設計者に対して、システムやアーキテクチャ検証を早期に開始できる新しい設計機能をもたらします。我々は、JEDA を CoTeam インテグレーション・パートナーとして喜んで歓迎いたします。」

組込アサーションによる設計制約をキャプチャすることで、Platform Architect と Model Designer のユーザー様に対して、シミュレーション中のソフトウェアから設計モデルの違反やハードウェアの問題点の発見を正確に特定することを可能にします。この統合されたソリューションは、ユーザー様にアサーションの開発、実行、解析、デバグを可能にします。

詳細または、ベータ版のご利用にご興味のある方は、CoWare 社または JEDA 社、JEDA 代理店までお問合せください。

NSCa について

NSCa は、2006 年 2 月にリリースされた世界初の完全なネイティブ SystemC のアサーション開発及びデバグのためのソリューションです。NSCa は、サイクル・レベルとトランザクション・レベル両方のアサーションをサポートします。NSCa は、アーキテクトやシステム・エンジニアが SystemC 環境でネイティブに、システムレベルの設計制約をキャプチャし、ファンクション及び、パフォーマンス解析の為にチェックを容易に作成することを可能にします。NSCa チェックは、ダイナミックに実行されるため、ランタイム中にエラーの原因を正確に示すことができます。この手法は、シミュレーション後にダンプファイルを解析するよりもはるかに効率的です。

NSCa のチェックは、ソフトウェア開発者が、バーチャル・プロトタイピング環境で速やかにハードウェア・モデルの問題を特定し、除外することを支援するために利用することができます。

NSCa は、アサーション・チェックのクオリティを計測する追加機能を含んでいます。このメカニズムは、アサーション・パス・カバレッジとよばれており、アサーション・コードがどれだけ十分に実行されたかの詳細な情報を提供します。

Platform Architect and Model Designer について

CoWare Platform Architect は、全体の製品プラットフォームをキャプチャし、プラットフォーム解析機能を開始するダッシュボードのための SystemC ベースのグラフィカル開発環境です。

Platform Architect は、組み込みソフトウェアを含むコンカレントな SoC 設計を加速させ、トランザクション・レベルでの SoC 開発及び検証を加速します。CoWare Model Designer は、複雑な IP ブロックをキャプチャし、検証するための SystemC ベースのモデリング及びシミュレーション環境です。Model Designer は、トランザクション・レベル・モデルの開発とデバグ、SystemC のネイティブ・サポートと業界標準の TLM の提供を加速します。CoWare Model library と共に、CoWare Platform Architect と Model Designer は、最も包括的なシステムレベル設計環境を可能にします。

CoWare について

CoWare は、Platform-driven 電子システムレベル(ESL)設計ソフトウェアおよびサービスにおける世界有数のサプライヤです。Coware は、ESL ツールの包括的なツールセットを提供しています。電子企業は、これらのツールを使用することにより、組み込みプロセッサ、オンチップバス、および DSP アルゴリズムなどのシステム IP を作成し、SoC プラットフォームのアーキテクチャを最適化し、ハードウェア/ソフトウェアを協調設計し、またデバイス・ソフトウェア開発に仮想プラットフォームを利用して、「設計を差別化」できます。CoWare のソリューションは、SystemC を含むオープンな業界標準に基づいています。CoWare の顧客には、家庭用電化製品、コンピューティングおよび通信を中心とした市場における主要なシステム、半導体および IP 企業が含まれます。CoWare の法人投資家には、ARM Ltd. [(LSE:ARM);(Nasdaq: ARMHY)], Cadence Design Systems (NASDAQ:CDN)、STMicroelectronics (NYSE:STM) および Sony Corporation (NYSE:SNE)があります。CoWare はカリフォルニア州サンノゼに本社を置き、世界各地に支社を構えています。CoWare およびその製品やサービスに関する詳細は、<http://www.coware.co.jp> をご覧ください。

JEDA Technologies について

JEDA Technologies 社は、2002 年に設立され、SystemC ベース設計用の検証自動化ツールの提供にフォーカスした「システム・ドリブン検証自動化企業」です。設立チームは、サンマイクロシステムズ社において Vera を開発しました。JEDA は、中国 北京の開発センターと共にカリフォルニア州 ロスアルトス市をベースにしております。さらに詳しい情報は、www.jedatechnologies.com をご覧ください。

###

NSCa, JEDA and JEDA Technologies are trademarks of JEDA Technologies, Inc. CoWare and the CoWare logo are registered trademarks of CoWare, Inc. All other trademarks are the property of their respective owners.

Press Contacts

JEDA Technologies

Stephen R. Pollock

(650) 964-5332

steve@jedatechnologies.net

www.jedatechnologies.com