



キャリア形成促進助成金 雇用調整助成金を活用した

ハードウェア系開発技術者向け研修コース

【コース特徴】

- ・ハードウェア開発手法を体系的に修得可能です。
- ・どの講座も、実践的な方法を積極的に取り入れた内容になっています。
- ・短期間で、開発手法のポイントをつかむことができます。

- 研修対象者** ハードウェア開発技術の修得希望者
- 研修目標** 上長支援の下に作業を遂行できるレベル
- 研修費用** 全講座:55万円/名 (税別)
- 研修会場** 都内弊社研修会場 (中野坂上、虎ノ門等)
- 研修日程** 全講座:全34日間、下記日程をご覧ください



SH2 + FPGAボード

研修内容

研修内容	期間	日程
実践的電気数学 オームの法則、キルヒホッフの法則から 複素数と交流回路、過渡現象、フィルタ、高周波 回路、伝送線路と分布定数など	7日間	4/15 - 4/20 4/26 - 4/28
実践的デジタル回路設計 ブール代数、論理回路、順序回路からVerilog言 語によるFPGA回路設計など	7日間	4/21 - 4/25 5/9 - 5/12
実践的アナログ回路設計 トランジスタ回路設計、OPアンプ回路設計から SPICEによる回路シミュレーションまで	12日間	5/13 - 5/30
ハードウェア制作プロジェクト演習 設計から実装までの制作工程を体験し、ものつく りを通してのヒューマンスキルアップなど	8日間	5/31 - 6/9

特典:この講座の研修費用には、「STARC認定 設計技能検定試験 ESA」受験費用を含みませ
 ご希望があれば、各講座を個別に受講することが可能ですので、ご相談ください。

追加基礎講座のご案内

- 4/7 ~ 4/8 コンピュータの基礎
- 4/11 ~ 4/14 C言語基礎

を別途受講(追加受講料:5万円)することも可能です

活用できる助成金情報

キャリア形成促進助成金 (対象職業訓練)

中小企業のみ適用可

今回ご紹介するすべてのコースでキャリア形成促進助成金が活用できます。新入社員研修だけでなく既存の若手技術者向けの基礎力アップに、当研修 + 助成金をご活用ください。

キャリア形成促進助成金活用

経費助成金: 受講費用に対する助成金 (講座別に申請可能)

講座費用の1/3 ただし、上限5万円 (研修時間300時間未満の場合)

受講生に対する賃金助成金: 受講生に対する賃金の助成金です。

* 計算の基礎となる賃金は全社員の賃金総額が対象です。

全社員の平均賃金単価をもとに計算の基礎となる賃金(A)を求める。

$$A = \text{年間賃金総額} \div \text{被保険者数} \div \text{年間労働日数} \div \text{労働時間}$$

賃金助成金の基礎となる(B)は

$$B = A \times 0.8 \times 1/3 \quad \text{上限金額}(7,505円 \div \text{労働時間})$$

受講生の賃金助成金は、Off-JT時間 × B となります。

[計算例]

例: ハードウェア開発技術者向けコース (55万円) の場合は

対象講座4講座 約18.3万円

625円 (*2) の場合 17万円 助成金総額 約35.3万円

自社負担額 約19.7万円

*2 賃金助成金の基礎となる(B)は企業により異なります

雇用調整助成金 *大企業も適用化

雇用調整助成金は、特定の要件を満たした企業が活用できる助成金です。当助成金を活用して、外部研修を受講した場合には、教育訓練費用、賃金助成が支給されます。

教育訓練費用: 外部研修を行った際に支給される助成金です。

中小企業 日額 6,000円 大企業 日額 4,000円

受講生に対する賃金助成金: 日額 * 休業日数 (1ヶ月単位の申請)

[活用例]

ハードウェア開発技術者向けコース (55万円) の場合は

中小企業の場合

6,000円 × 34日間 = 20.4万円 助成金総額 約45.9万

7,505円 (*2) × 34日間 (*1) = 約25.5万円 自社負担額 約9.1万円

*1 雇用調整助成金は1ヶ月単位の申請ですので実際の賃金助成は当研修以外の時間も支給されます

*2 雇用保険の最高日額で計算

お問い合わせ先



株式会社イーソル エンベックス

東京都中野区本町2-2-2 YSビル7階
人材育成事業部 川島
TEL: 03-5365-2170 info@e-embex.com



助成金活用プラン

キャリア形成促進助成金(対象職業訓練)適用プラン 中小企業のみ適用

例: 助成金総額 約35.3万円(自社負担額 約19.7万円)

条件: 4講座対象、賃金助成金の基礎金額=625円/時間の場合

雇用調整助成金適用プラン

例: 助成金総額 約45.9万(自社負担額 約9.1万円)

条件: 中小企業対象、賃金助成金の日額=7,505円(雇用保険最高日額を適用する場合)

研修のお申し込みは、下記に記入の上、イーソルエンベックスまでFAX送付ください

FAX:03-5365-2171

ハードウェア研修・申込書(東京会場)					
お申込み責任者情報		申込日			
		年	月	日	
ご住所	〒	都 道 府 県	市 区 町 村 郡		
御社名 (法人の方)	フリガナ	電話番号			
お名前	部署名	FAX番号			
	フリガナ	役職名	申込み 責任者印		
電子メール	@				
日程・受講料およびご受講者情報 (選択するコースにレを付けてください)					
研修コース	Z: 全講座コース(34日)	A: 実践的電気数学(7日) C: 実践的アナログ回路設計(12日)	B: 実践的デジタル回路設計(7日) D: ハードウェア制作プロジェクト演習(8日)		
受講者 人数	(複数講座をお申込みの場合は、内訳人数を記入してください)				
備 考	(「STARC認定 設計技能検定試験 ESA」受験者数を記入してください)				
申込み締め切り					
申込み 締め切り	2011年3月18日(金)				

お問い合わせ先



株式会社エッチ・ディー・ラボ

横浜市港北区新横浜3-1-4 プラスタリアビル6階

TEL:045-477-4315 FAX:045-477-4316

E-Mail: salesg@hdlab.co.jp



株式会社イーソル エンベックス

東京都中野区本町2-2-2 YSビル7階

TEL:03-5365-2170 FAX:03-5365-2171

E-Mail: info@e-embex.com